*Desenvolvimento de um microprocessador 8086 RISC em VHDL*

|  |  |
| --- | --- |
| Tarefa | Foi realizada ? |
| Redução do Conjunto de Instruções |  |
| Transformar o 8086 em uma máquina Load/Store |  |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |